教科目名 アナログ電子回路 (Analog Electronic Circuits)

学科名•学年 : 情報工学科 3年

単位数など: 必修 1単位 (後期1コマ,授業時間23.25時間)

担 当 教 員 : 岡 茂八郎

授業の概要

始めに、電子回路を学習するために必要な電気関係の基礎知識を学習し理解する. その後、半導体を利用した素子であるダイオードやトランジスタ、FET の基礎的特性を理解し、トランジスタを利用した基本的電子回路について、その動作原理を理解する. さらに、半導体素子の各種等価回路を利用して基本的な増幅回路について回路解析する方法の基礎を学習し習得する.

達成目標と評価方法 大**分高専目標 (B2)**

- (1) 電子回路を学ぶために必要な電気回路の基礎理論を理解することができる. (定期試験と小テスト)
- (2) 半導体素子であるダイオードやトランジスタ, FET の基礎を理解することができる. (定期試験と小テスト)
- (3) 信号増幅用電子回路を図式解法や等価回路を使って理解することができる. (定期試験と小テスト, 課題)
- (4) 電子回路の基礎概念 (デシベルなど) と発振回路の基礎について理解することができる. (定期試験と小テスト)

	‡	爱 業	項		内 容	理解度の自己点検	<u> </u>
	1. 電	一回路の基	。礎			【理解の度合い】	
1		ログ信号			○交流の基本,アナログ信号を理解する.		
			ス (L, C, 1	R), ベクト	○回路素子を理解する.		
2	ル記	•	, -	- M. Eu	〇インピーダンスを理解する.		
		のキルヒス 仕事で	ホッフの	り法則	○交流回路を理解する.		
3	2. 半導		トランバ	ジスタ, FET	○ダイオード,トランジスタ,FET の構造や		
J	• 9 1	д — г,	トノンシ	///, FEI	一 一 一 ト ト ノ ン ス ク 、 FEI の 構造 や 一		
	3. トラ	ンジスタ。	と増幅		HTNLLCZM / S.		
4		アス、静物	,		○トランジスタのバイアス回路を理解する.		
5-6	• h パ	ラメータ,	等価回]路	○増幅作用, hパラメータ, 等価回路を理解		
					する.		
7		増幅回路の	の図式角	军法	○基本増幅回路の図式解法を理解する.		
8	後期中					【試験の点数】	点_
9	後期中	間試験の角	解答と角	牟説	○自身の理解力を分析し、わからなかった部	【理解の度合い】	
10	4 DC ∜H		中夕		分を理解する		
10 11		結合増幅回路 結合増幅回路の周波数特性			○RC 結合増幅回路の特性を理解する. ○RC 結合増幅回路の周波数特性を理解する.		
12-13		負帰還増幅回路			○負帰還増幅回路の基礎を理解する.		
14		エミッタホロワ			○エミッタホロワを理解する.		
15	後期期					【試験の点数】	点
		未試験の角	解答と角	 军説			
					くなったらすぐに質問すること. この科目には	【総合達成度】	
履修上の注意 平行して開講されている科			開講さ	れている科	目「応用物理 I 」「電気回路」の知識が特に必		
		要なのでこれらにも十分力を入れ学習し関連付けながら理解すること.					
教 科				著,「電子回]路基礎」,コロナ社.		
参考		須田・土					
自学上の	の注意 必ず予習復習を行うこと. 練習問題はその日のうちに自分で解くこと.						
関連	科 目 論理数学,応用物理 I,電気回路,デジタル電子回路,電子物性論						
					いて,2回の定期試験と課題・小テストで評価		
総合	評価	,			它期試験平均)×0.8+(課題・小テスト)×0.2		
					各とする. なお, 再試験は課題を全て提出し,	【総合評価】	点
	かつ、総合評価が30点以上の者を対象とし、一度のみ実施する.						